Dynapic und Dynasim Interface mit Hilfe von Mikroprozessoren

1 Einleitung

Als Interface für Dynapic und Dynasim eignet sich besonders die Methode des Ladungsverstärkers. Deren Realisierung mit Hilfe eines Mikroprozessors und der Methode des "Oversamplings" wird hier näher erläutert.

2 Anwendungsbereiche

Die Realisierung eines Ladungsverstärkers mit Hilfe eines Mikroprozessors kann den Interface-ASIC DYSI-97PS /S ersetzen, allerdings nur dann, wenn der extremen Hochohmigkeit der Schaltung Rechnung getragen wird. Diese Schaltung eignet sich für Anwendungen bei denen eine bestimmte Ladungsmenge als Signal-Schaltschwelle gemessen werden soll, das heisst speziell für Dynasim-Matrix. Halbe Tasten bringen halbe Signale und mehrere halbe Tasten haben eine grosse Kapazität. Daraus resultiert als Signal eine sehr kleine Spannung.

3 Voraussetzungen

Der Eingangsleckstrom des Mikroprozessors darf für Impulsbetrieb nicht grösser als I_1 = 40nA, für Langzeitbetrieb nicht grösser als I_{1L} = 0,1nA sein.

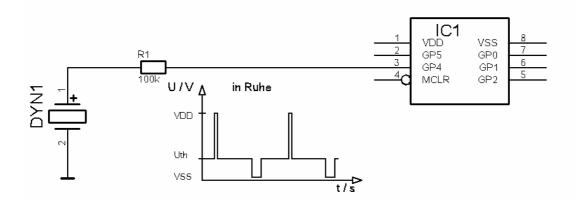
Die Speise-Spannung (VSS = 0V, VDD = 2...5V) und die Eingangssignal-Spannung des Mikroprozessors spielen praktisch keine Rollen, da hauptsächlich Veränderungen erfasst werden. Die Eingänge dürfen keine Schmitt-Trigger Charakteristik aufweisen und nicht mit Pull Up Widerständen bestückt sein. Die Impulsdauer sollte an die Spannungs-Schaltschwelle angepasst werden.

4 Beschreibung

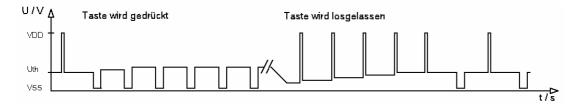
Ein Dynapic- oder Dynasim-Signal wird mittels eines Seriewiderstandes an einen Mikroprozessor Ein-/ Ausgang angeschlossen. Die Kombination dieser Schaltung mit dem geeigneten Programm hat den selben Effekt wie ein Ladungsverstärker. Dabei ist zwischen zwei Fällen zu unterscheiden, nämlich:

- Die Schaltung gibt auf Druck der Taste einen Impuls ab,
- Die Schaltung soll ein Signal abgeben solange die Taste gedrückt wird ("Langzeit").

4.1 Impuls







Das Eingangssignal wird vom Mikroprozessor getestet. Ist das Spannungs-Eingangssignal höher als die Schaltschwelle Uth, wird der Ausgang kurz auf VSS = 0V gezogen, was in Kombination mit dem Seriewiderstand einer Ladungsentnahme aus dem Dynapic- oder Dynasim-Element entspricht. Ist die Eingangssignal-Spannung tiefer als die Spannungs-Schaltschwelle U_{th} wird der Ausgang kurz über den Seriewiderstand auf VDD = 5V gezogen, was einer Ladungszuführung ins Dynapic- oder Dynasim-Element entspricht. Damit soll die Spannung an diesem Eingang mit dem daran angeschlossenen Dynapic- oder Dynasim-Element konstant auf die Spannungs-Schaltschwelle U_{th} des Mikroprozessors geregelt werden.

Alle Eingänge werden z.B. alle 1,5ms abgetastet und die Anzahl der positiven Zustände werden gezählt. Sind nach 8-maligem Zählen mindestens 7 positive Zustände gezählt worden, wird ein "1"-Signal an die Entprellschaltung weitergegeben. Erhält die Entprellschaltung mindestens drei mal nacheinander das gleiche Signal, so wird der Ausgang entsprechend umgeschaltet. Falls alle 24 Impulse in einem Block zusammengefasst werden, wird die Schaltung langsamer.

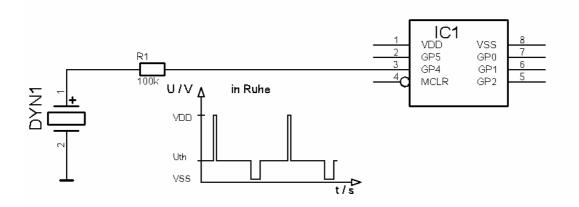
Entprellung Zähler B: 8 Stellen Zähler C: 3 Stellen C В 8 8 8 | 8 8 8 | 8 | 8 | 8 8 8 8 I 3 3 3 3 3 2 2 3

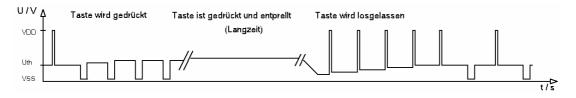
Die Entprellung filtert alle Frequenzen über ca. 30Hz aus, dabei können allerdings, bedingt durch die Sampling-Technik, bestimmte Frequenzen zu Störungen führen, nämlich: f=667Hz (1:1,5ms) und ganzzahlige Vielfache davon. Deshalb muss in einem System, das eine dieser kritischen Frequenzen enthält, die Abtastrate etwas geändert werden.

Die Signal-Schaltschwelle für die Eingangssignale ist durch die Ladungsmenge bestimmt, welche die Eingangswiderstände während 8*3*1.5ms=36ms im Durchschnitt verbrauchen. Das Einstellen der (Ladungs)-Einschalt-Schwelle erfolgt über die Impulsdauer, während welcher der Ein-/Ausgang aktiv ist. Da die Schaltschwelle für TTL- kompatible Eingänge beim Mikroprozessor bei ca. 1,2V liegt, stellt man die Einschaltdauer für aktiv "0" auf den 3-fachen Wert der Einschaltdauer für aktiv "1" ein. Damit wird die Ladungsmenge in beiden Fällen etwa gleich gross.



4.2 Langzeit





Ist das Signal als aktiv erkannt, so werden die Ein-/Ausgänge solange nur als Eingänge benützt, bis die Eingangsspannung wieder unter die Spannungs-Schaltschwelle Uth fällt, oder bis die (programmierbare) Zeitlimite abgelaufen ist. Das Schalten der Ein-/Ausgänge auf Eingang bewirkt, dass an den entsprechenden Eingängen keine Ladungen mehr verbraucht werden, und somit eine positive Spannung an den Eingängen stehen bleiben kann solange eine Taste gedrückt bleibt, was zum Halten des eingeschalteten Zustandes ("Langzeit") führt.

Beispiele 5

Voraussetzungen:

- An Port B sind n Signale angeschlossen, EIN_DATA_B Bit n.
- Die entprellten, gültigen Signale werden mit An bezeichnet.
- Bn sind die n Impulszähler.
- Z8 ist ein Zähler, der auf 8 zählt.
- Cn sind die n Entprellzähler.
- ZEIT1 ist der Zähler für das Time-Out bei Langzeit
- 7. Es werden 3 x 7 von 3 x 8 Impulsen für ein gültiges Signal benötigt.
- 8. Die Subroutine wird alle 1,5 ms aufgerufen, d.h. die minimale Entprellzeit ist 3.8.1,5ms = 36ms
- 9. Da die Schaltschwellen beim μP bei ca. 1,2 V liegen, werden die "1"-Impulse 1 μs und die "0"-Impulse 3
- 10. Mit einem Eingangswiderstand von 100 k Ω ergibt sich eine Schaltschwelle von:

Ladung für einen Impuls:

$$Q_{ein"0"} = 12\mu A * 3\mu s = 36pC$$

 $Q_{ein"1"} = 38\mu A * 1\mu s = 38pC$

Ladung für 3*8 = 24 Impulse:

$$Q_{ein"0"} = 12\mu A * 3\mu s * 24 \approx 0.9nC$$

$$Q_{ein''1''} = 38\mu A * 1\mu s * 24 \approx 0.9nC$$

Die Schaltschwelle ist damit auf knapp 1nC eingestellt.



6 Struktogramme

6.1 Struktogramm für Impuls

rocedure					
Subroutine Einlesen, Entprellen, Ausgeben					
Port B einlesen					
Daten von Port B auf S	peicherplatz (EIN_DATA_B ablege	n		
Signale EIN_DATA_B Signale invertiert in Po			TA_B_I schreiben.		
Port B als Ausgang schalten					
1 Mikrosekunde warte	n				
Signale EIN_DATA_B_I benützen um die Bits von Port B, die eine "1" ausgeben als Eingänge zu schalten					
2 Mikrosekunden wart	en				
Restliche Bits von Port B als Eingänge schalten					
Zähler B n inkreme	entieren		Weiter	N	
Für EIN-DATA_B Bit n	(1 bis x)				
J		Zähler	Z8 = 8	N	
J Zähler Bn ≻= 7 N			Zähler Z8 inkrementieren		
Cn inkrementieren Cn dekrementieren					
Cn = 0	Cn = 1; 2	Cn_			
Ausgang An = 0	Weiter	Ausgang An = 1; Cn = 3			
Für alle Zähler Bn (1 b	is x)	•			
Zähler Z8 löschen; alle	e Zähler Bn lö	schen			
Ende Subroutine Einle	esen, Entprelli	en, Ausgeben			

Legende:

EIN_DATA_B: Eingangsdaten, unverarbeitet An: entprellte, gültige Signale Z8: Zähler, der auf 8 zählt

Bn: Impulszähler (für jede Taste einen Zähler)
Cn: Entprellzähler (für jede Taste einen Zähler)



6.2 Struktogramm für Langzeit

rocedure				
Subroutine Einlesen, Entprellen, Ausgeben				
Port B einlesen				
Daten von Port B auf Speicherplatz EIN_DATA_B ablegen				
Signale EIN_DATA_B invertieren und in Signale EIN_DATA_B_I schrei	ben.			
Signale invertiert in Port B schreiben				
J An = 1	=1			
ZEIT1 abgelaufen Port B Bit n als Au	isgang vormerken			
J				
Port B Bit n als Port B Bit n bleibt Ausgang vormerken Eingang (es werden keine Impulse ausgegeben)				
Für alle Ausgänge An (gültige Signale) (0 bis y)				
Port B als Ausgang schalten				
1 Mikrosekunde warten				
Signale EIN_DATA_B_I benützen, um nur die Bits von Port B, die eine ' zu schalten	1" ausgeben als Eingänge			
2 Mikrosekunden warten				
Restliche Bits von Port B als Eingänge schalten				
EIN_DATA_B Bit n ="1"				
Zähler Bn inkrementieren Weiter				
Für EIN-DATA_B Bit n (1 bis x)				
Zähler Z8 = 8				
J				
J Zähler Bn >= 7 N Zähler Z8 inkreme	entieren			
Cn inkrementieren Cn dekrementieren				
Cn				
Cn = 0				
Ausgang An = 0 Weiter Ausgang An = 1; Cn = 3				
Für alle Zähler Bn (1 bis x)				
Zähler Z8 löschen; alle Zähler Bn löschen				
Zähler ZEIT1 inkrementieren				
Zeit1 = "Langzeit abgelaufen"				
ZEIT1-abgelaufen-Bit setzen weiter				
Alle An = 0				
J N				
ZEIT1 neu mit weiter Langzeit laden				
(2 10s) Signal "ZEIT1-abgelaufen" Jöschen				

Legende:

EIN_DATA_B: Eingangsdaten, unverarbeitet entprellte, gültige Signale An:

Time-Out für die Langzeit (2 ... 10 Sekunden) ZEIT1:

Z8: Zähler, der auf 8 zählt

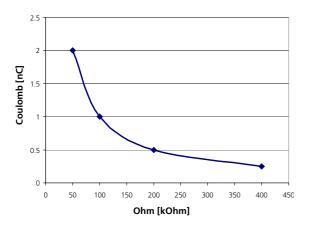
Impulszähler (für jede Taste einen Zähler) Bn: Cn: Entprellzähler (für jede Taste einen Zähler)



7 Anpassungen

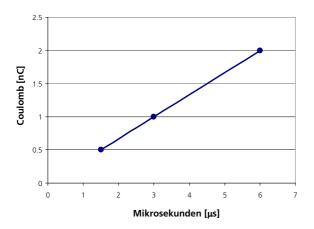
Die Schaltschwelle ist auf ca. 1 nC eingestellt.

Schaltschwelle in Funktion vom Widerstand



Die Schaltschwelle ist umgekehrt proportional zum Wert des Eingangswiderstandes, im Beispiel 100 k Ω . Wird der Widerstandswert z.B. verdoppelt, so halbiert sich der mittlere Eingangsstrom und damit halbiert sich der Wert der Schaltschwelle, d.h. die Schaltung wird empfindlicher

Schaltschwelle in Funktion der Impulszeit



Die Schaltschwelle ist proportional zum Wert des Eingangsimpulses, im Beispiel 3µs. Wird die Zeit des Eingangsimpulses z.B. verdoppelt, so verdoppelt sich der mittlere Eingangsstrom und damit verdoppelt sich der Wert der Schaltschwelle, d.h. die Schaltung wird unempfindlicher.

